

**(12) DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITÉ DE COOPÉRATION  
EN MATIÈRE DE BREVETS (PCT)**

**(19) Organisation Mondiale de la Propriété  
Intellectuelle  
Bureau international**



**(43) Date de la publication internationale  
28 juillet 2005 (28.07.2005)**

**PCT**

**(10) Numéro de publication internationale  
WO 2005/069207 A1**

(51) Classification internationale des brevets<sup>7</sup> : **G06K 19/07**

(21) Numéro de la demande internationale : **PCT/EP2004/053548**

(22) Date de dépôt international : **16 décembre 2004 (16.12.2004)**

(25) Langue de dépôt : **français**

(26) Langue de publication : **français**

(30) Données relatives à la priorité :  
0351091 17 décembre 2003 (17.12.2003) **FR**

(71) Déposant (*pour tous les États désignés sauf US*) : **GEM-PLUS [FR/FR]**; Avenue du Pic de Bretagne Parc, d'activité de Gemenos, F-13420 GEMENOS (FR).

(72) Inventeurs; et

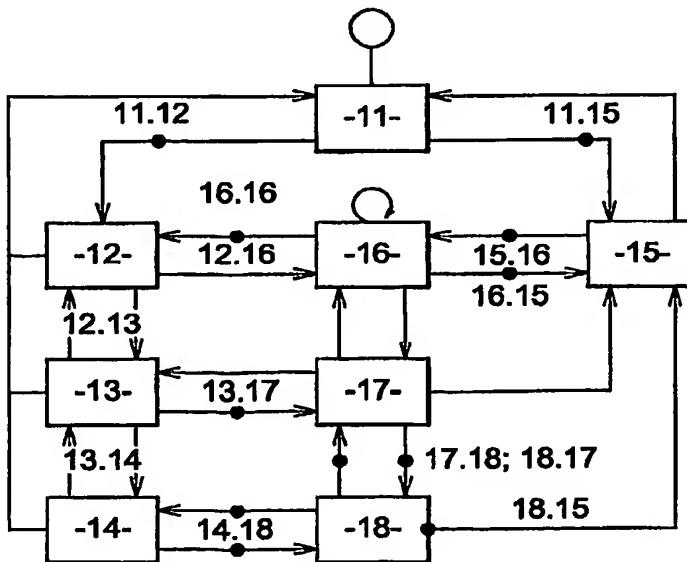
(75) Inventeurs/Déposants (*pour US seulement*) : **DE-GAUQUE, Laurent [FR/FR]**; 5bis, rue St Roch, F-13360 ROQUEVAIRE (FR). **DI-VITO, Stéphane [FR/FR]**; 1bis, rue Geymard, F-13600 LA CIOTAT (FR). **GARNIER, Thlerry [FR/FR]**; RN8 Allée 3213, F-13420 GEMENOS (FR).

(81) États désignés (*sauf indication contraire, pour tout titre de protection nationale disponible*) : **AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.**

*[Suite sur la page suivante]*

**(54) Title: IMMUNITY TO VARIATIONS IN LIMITED RESOURCES SUPPLIED TO AN OBJECT HAVING A DUAL INTERFACE**

**(54) Titre : IMMUNITÉ AUX VARIATIONS DE RESSOURCES LIMITEES, FOURNIES A UN OBJET A INTERFACE DUALE**



**WO 2005/069207 A1**

de communication et/ou d'alimentation à contact et/ou sans contact, ledit procédé comportant au moins une étape de contrôle d'un état de disponibilité d'au moins une ressource sur l'une des interfaces et une étape de sélection de ressource(s), Le procédé se distingue en ce que comporte les étapes suivantes selon lesquelles un signal d'interruption est généré vers le bloc processeur lors d'une variation de disponibilité de ressource(s), et en ce que le processeur traite le signal d'interruption pour permettre une sélection des ressources. L'invention concerne également l'objet portable associé.

**(57) Abstract:** The invention relates to a method for creating immunity to the variations in resources of a portable object comprising a processor block, and at least two communication and/or supply interfaces with and/or without contact. Said method comprises at least one step for controlling the availability state of at least one resource on one of the interfaces, and a resource selection step. The inventive method is characterised in that it comprises the following steps according to which an interruption signal is generated towards the processor block during a variation in the availability of the resource, and the processor treats the interruption signal in order to enable a selection of resources. The invention also relates to the associated portable object.

**(57) Abrégé :** Un procédé d'immunité aux variations de ressources d'un objet portable comportant un bloc processeur, au moins deux interfaces